Bundesrepublik Deutschland

Urkunde

über die Eintragung des
Gebrauchsmusters Nr. 20 2021 106 865

Bezeichnung:

Ein System zur Entwicklung eines physischen intelligenten VLSI-Chips

IPC:

G06F 30/30

Inhaber/Inhaberin:

Agarwal, Prateek, Haridwar, Uttarakhand, IN
Agrawal, Amit, Dr., Meerut, UP, IN
Ambikapathy, Aladiyan, Dr., Greater Noida, UP, IN
Koul, Sumit, Dr., Jammu, Jammu and Kashmir, IN
Rai, Amit, Ghaziabad, UP, IN
Sangwan, Sumit, Dr., Jhajjar, Haryana, IN
Sharma, Anuj Kumar, Haridwar, Uttarakhand, IN
Singh, Yash Pal, Dr., Rohtak, Haryana, IN
Singla, Laxya, Dr., Delhi, IN
Tripathi, Sandeep Kumar, Greater Noida, UP, IN

Tag der Anmeldung:

16.12.2021

Tag der Eintragung:

15.02.2022

Die Präsidentin des Deutschen Patent- und Markenamts

Cornelia Rudloff-Schäffer

München, 15.02.2022

Die Voraussetzungen der Schutzfähigkeit werden bei der Eintragung eines Gebrauchsmusters nicht geprüft.
Den aktuellen Rechtsstand und Schutzumfang entnehmen Sie bitte dem DPMAregister unter www.dpma.de.